



## 5º Período

### PROGRAMA DE DISCIPLINA

**Unidade de Lotação:** Faculdade de Tecnologia

#### 1.1. DISCIPLINA

<b>SIGLA:</b>	FTL044	<b>NOME:</b>	Laboratório de Eletrônica Digital II		
<b>Créditos</b>	1.0.1	<b>C.H.</b>	30	<b>Pré-Requisito</b>	FTL022

#### 1.2. OBJETIVO

Realizar experiências relacionadas com o conteúdo da disciplina Eletrônica Digital I e II. Apresentar aos alunos os conceitos e técnicas para síntese de circuitos lógicos sequenciais síncronos e assíncronos, bem como projetar circuitos controladores. Introduzir conceitos básicos de arquitetura de unidade central de processamento e de um computador de uso geral.

#### 1.3. EMENTA

Experiências com circuitos lógicos combinacionais e sequenciais e com circuitos aritméticos. Projeto e implementação de circuito de média complexidade.

#### 1.4. BIBLIOGRAFIA BÁSICA

- [1] TOCCI, Ronald J. Sistemas digitais: princípios e aplicações. 5ª edição. Rio de Janeiro: Prentice-Hall do Brasil, 1994. 622 p.
- [2] MALVINO, Albert Paul. Eletrônica digital: princípios e aplicações lógica combinacional. Vol. II. São Paulo: McGraw-Hill, c1988.
- [3] BOYLESTAD, Robert L.; NASHELISLY, Louis. Dispositivos eletrônicos e teoria de circuitos. 6ª edição. Rio de Janeiro: Prentice-Hall do Brasil, 1996-1998. 649 p.

#### 1.5. BIBLIOGRAFIA COMPLEMENTAR

- [1] IDOETA, Ivan Valeije. Elementos de eletrônica digital. 13ª edição. São Paulo: Érica, 1988. 500 p.
- [2] PEATMAN, John B. The design of digital systems. Tokyo: McGraw-Hill, c1972. 457 p.
- [3] PREDKO, Michael. Digital electronics guidebook. New York: McGraw-Hill, c2002. 530 p.
- [4] BROPHY, James J. Eletrônica Básica. Tradução: Júlio César Gonçalves Reis e Álvaro Simões. 3ª edição. Rio de Janeiro: Guanabara Dois, 1978. 411 p.
- [5] SEDRA, Adel S.; SMITH, Kenneth Carless. Microeletrônica. São Paulo: Pearson Prentice-Hall, 2007. 848 p.

*Página 1 de 1*