



## 6º Período

### **PROGRAMA DE DISCIPLINA**

**Unidade de Lotação:** Faculdade de Tecnologia

#### **1.1. DISCIPLINA**

<b>SIGLA:</b>	FTL067	<b>NOME:</b>	Laboratório de Arquitetura de Sistemas Digitais		
<b>Créditos</b>	1.0.1	<b>C.H.</b>	30	<b>Pré-Requisito</b>	FTL042

#### **1.2. OBJETIVO**

Desenvolver programas de computador, que darão suporte à realização de experimentos sobre tópicos da ementa da disciplina Arquitetura de Sistemas Digitais.

#### **1.3. EMENTA**

Programa montador: montagem, ligação e macros; Projeto de programas em linguagem assembly. Realização de experimentos sobre tópicos da ementa da disciplina Arquitetura de Sistemas Digitais.

#### **1.4. BIBLIOGRAFIA BÁSICA**

- [1] TOCCI, Ronald J. Sistemas digitais: princípios e aplicações. 5ª edição. Rio de Janeiro: Prentice-Hall do Brasil, 1994. 622 p.
- [2] MALVINO, Albert Paul. Eletrônica digital: princípios e aplicações lógica combinacional. Vol. II. São Paulo: McGraw-Hill, c1988.
- [3] BOYLESTAD, Robert L.; NASHELSELY, Louis. Dispositivos eletrônicos e teoria de circuitos. 6ª edição. Rio de Janeiro: Prentice-Hall do Brasil, 1996-1998. 649 p.

#### **1.5. BIBLIOGRAFIA COMPLEMENTAR**

- [1] LUECKE, Jerry. Analog and digital circuits for electronic control system applications: using the TI MSP430 microcontroller. Boston: Elsevier, c2005. xiv, 312 p. + 1 CD-ROM (4 3/4 in.).
- [2] PEATMAN, John B. The design of digital systems. Tokyo: McGraw-Hill, c 1972. 457 p.
- [3] PREDKO, Michael. Digital electronics guidebook. New York: McGraw-Hill, c2002. 530 p.
- [4] BROPHY, James J. Eletrônica Básica. Tradução: Júlio César Gonçalves Reis; Álvaro Simões. 3ª edição. Rio de Janeiro: Guanabara Dois, 1978. 411 p.
- [5] SEDRA, Adel S.; SMITH, Kenneth Carless. Microeletrônica. São Paulo: Pearson Prentice Hall, 2007. 848 p.

*Página 1 de 1*